

### A1S63ADA 端子台

TB2	TB1
TB4	TB3
TB6	TB5
TB8	TB7
TB10	TB9
TB12	TB11
TB14	TB13
TB16	TB15
TB18	TB17
TB20	TB19

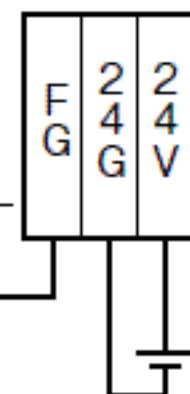
端子番号	信号名	
TB1	TEST	
TB2	HLD/CLR	
TB3	TEST	
TB4	HLD/CLR	
TB5	CH1	V+
TB6		I+
TB7		COM
TB8		SLD
TB9	CH2	V+
TB10		I+
TB11		COM
TB12		SLD
TB13	CH3	V+
TB14		V-
TB15		I+
TB16	I-	
TB17	A.G	
TB18	FG	
TB19	アキ	
TB20	アキ	

端子番号	信号名	
TB1	V+	
TB2	CH1	V-/I-
TB3		I+
TB4	V+	
TB5	CH2	V-/I-
TB6		I+
TB7	V+	
TB8	CH3	V-/I-
TB9		I+
TB10	V+	
TB11	CH4	V-/I-
TB12		I+
TB13	V+	
TB14	CH5	COM
TB15		I+
TB16	V+	
TB17	CH6	COM
TB18		I+

### Q64AD2DA 端子台

TB2	TB1
TB4	TB3
TB6	TB5
TB8	TB7
TB10	TB9
TB12	TB11
TB14	TB13
TB16	TB15
TB18	TB17

変換アダプタ



DC24V

- (注) 1. Q64AD2DAにオフセット・ゲイン設定用端子およびアナログ出力ホールド／クリア設定用端子はありません。アナログ出力ホールド／クリア設定は、Q64AD2DAのインテリジェント機能ユニットスイッチ設定で行う必要があります。  
オフセット・ゲイン設定およびアナログ出力ホールド／クリア設定については、Q64AD2DAのユーザーズマニュアルを参照ください。
2. A1S63ADAのFG端子(TB18)は必ず接地してください。
3. Q64AD2DAユニット下部にある外部供給電源コネクタへ、DC24V電源およびFGの接続が必要です。
4. Q64AD2DAにはAG端子が無いいため、MELSEC-AnS側のSLD端子(TB12)とAG端子(TB17)に接続されていた配線は不要となります。ただし、変換アダプタ内部では未配線状態のため接続したままの状態でも問題ありません。