

仕様		形名	MELSEC-AnSシリーズ			MELSEC-Qシリーズ								
			A1S63ADA			Q64AD2DA								
アナログ入力点数		2チャンネル			4チャンネル									
アナログ入力	電圧	DC -10~0~10V(入力抵抗1MΩ)												
	電流	DC-20~0~20mA(入力抵抗250Ω)				DC0~20mA(入力抵抗250Ω)								
デジタル出力値		-4096~4095(分解能1/4000設定時) -8192~8191(分解能1/8000設定時) -12288~12287(分解能1/12000設定時)			通常分解能モード:-96~4095、-4096~4095、-1096~4595 高分解能モード:-384~16383、-288~12287、-16384~16383、-3288~13787									
入出力特性	アナログ入力	デジタル出力値			入力	アナログ入力レンジ	通常分解能モード		高分解能モード					
		1/4000	1/8000	1/12000			デジタル出力値	最大分解能	デジタル出力値	最大分解能				
	10V	4000	8000	12000	電圧	0~10V 0~5V 1~5V -10~10V	0~4000	2.5mV	0~16000	0.625mV				
	5V または 20mA	2000	4000	6000				1.25mV	0~12000	0.416mV				
	0V または 4mA	0	0	0				1.0mV		0.333mV				
-5V または -12mA	-2000	-4000	-6000	-10~10V				-4000~4000	2.5mV	-16000~16000	0.625mV			
最大分解能	電圧 電流	1/4000	1/8000	1/12000	電流	0~20mA 4~20mA 4~20mA(拡張モード)	0~4000	5μA	0~12000	1.66μA				
		2.5mV	1.25mV	0.83mV				4μA		1.33μA				
		10μA	5μA	3.33μA				4~20mA(拡張モード)	-1000~4500	4μA	-3000~13500	1.33μA		
変換速度		1ms(分解能1/4000設定時)、2ms(分解能1/8000設定時)、3ms(分解能1/12000設定時)			500μs/チャンネル									
総合精度		±1% ±40(分解能1/4000設定時) ±80(分解能1/8000設定時) ±120(分解能1/12000設定時)			入力	アナログ入力レンジ	通常分解能モード		高分解能モード					
±1%		電圧	0~10V -10~10V 0~5V 1~5V 1~5V(拡張モード)	0~55℃			25±5℃	±0.4% (±16digit)	±0.1% (±4digit)	±0.4%	±0.1%			
										0~20mA	0~4000	5μA	0~12000	1.66μA
												4~20mA		4μA
					4~20mA(拡張モード)	-1000~4500				4μA	-3000~13500	1.33μA		
絶対最大入力		電圧:±15V 電流:±30mA												
アナログ出力点数		1チャンネル			2チャンネル									
デジタル入力		分解能1/4000設定時	-4000~4000	0~4000	通常分解能モード:-96~4095、-4096~4095 高分解能モード:-288~12287、-16384~16383									
		分解能1/8000設定時	-8000~8000	0~8000										
		分解能1/12000設定時	-12000~12000	0~12000										
アナログ出力	電圧	DC-10~10V(外部負荷抵抗2kΩ~1MΩ)			DC-10~10V(外部負荷抵抗1kΩ~1MΩ)									
	電流	DC0~20mA(外部負荷抵抗0Ω~600Ω)												
D/A変換	入出力特性	1/4000	1/8000	1/12000	アナログ出力値		出力	アナログ出力レンジ	通常分解能モード		高分解能モード			
		4000	8000	12000	電圧出力	電流出力			デジタル入力値	最大分解能	デジタル入力値	最大分解能		
		2000	4000	6000	10V	20mA	電圧	0~5V 1~5V -10~10V	0~4000	1.25mV	0~12000	0.416mV		
		0	0	0	5V	12mA				1.0mV		0.333mV		
		-2000	-4000	-6000	0V	4mA				2.5mV	-16000~16000	0.625mV		
-4000	-8000	-12000	-5V	-	0~20mA	0~4000				5μA	0~12000	1.66μA		
電流	4~20mA	4μA	1.33μA											
最大分解能	電圧出力 電流出力	分解能1/4000設定時	2.5mV	5μA										
		分解能1/8000設定時	1.25mV	2.5μA										
		分解能1/12000設定時	0.83mV	1.7μA										
変換速度		1ms(分解能1/4000設定時)、2ms(分解能1/8000設定時)、3ms(分解能1/12000設定時)			500μs/チャンネル									
総合精度		電圧出力:±1%(±0.1V) 電流出力:±1%(±0.2mA)			アナログ入力レンジ	0~5V 1~5V -10~10V	通常分解能モード		高分解能モード					
±1%		電圧	0~5V 1~5V -10~10V	0~55℃			25±5℃	±0.3% (±30mV)	±0.1% (±10mV)					
										0~20mA	0~4000	±0.3%	±0.1%	
												4~20mA	±60μA	±20μA
					4~20mA	-1000~4500				4μA	-3000~13500	1.33μA		
絶対最大出力		電圧:±12V 電流:+28mA			電圧:±12V 電流:+21mA									
出力短絡保護		あり												
入出力端子-シーケンス電源間		フォトプラ絶縁												
チャンネル間		非絶縁												
外部供給電源-アナログ入出力間		-			非絶縁									
外部供給電源	電圧	-			DC24V±15%									
	突入電流	-			2.5A 150μs以下									
	消費電流	-			0.19A									
入出力占有点数		32点			16点									
接続方式		20点端子台			18点端子台									
内部消費電流(DC5V)		0.8A			0.17A									

(注)5. □は、MELSEC-Qシリーズのユニット仕様が接続する機器、設備の仕様を満たすことを確認してください。

6.仕様比較表に掲載されていない詳細仕様、および一般仕様に関しては、ご使用になるユニットのユーザーズマニュアルを参照してください。

尚、MELSEC-AnSシリーズとMELSEC-Qシリーズで仕様異なる部分は、置き換える上で仕様の制限を受けるところです。接続機器の仕様をご確認ください。

●プログラム上の注意

(1)A1S63ADAとQ64AD2DAでは、入出力信号(X、Y)およびバッファメモリアドレスの割付けが異なるため、シーケンスプログラムの変更が必要です。

(2)A1S63ADAに対してQ64AD2DAはA/D変換速度が速くなります。このため、A1S63ADAでは取込まなかったノイズをQ64AD2DAではアナログ信号として取込む可能性があります。このような場合は、平均処理機能を使用しノイズの影響を除去してください。

(3)A1S63ADAのアナログ出力CH3は、Q64AD2DAのCH5を使用してください。