

〈仕様比較表〉

仕様		形名	MELSEC-Aシリーズ	MELSEC-Qシリーズ							
			A68AD、A68AD-S2	Q68ADV		Q68ADI					
アナログ入力	電圧		DC-10~0~10V (入力抵抗ハードウェアバージョンK以降:1MΩ、 ハードウェアバージョンJ以前:30kΩ)	DC-10~10V(入力抵抗1MΩ)		-					
	電流		4~20mA(入力抵抗250Ω)	-		DC0~20mA(入力抵抗250Ω)					
デジタル出力			ACPU:16ビット符号付バイナリ(-2048~+2047) K2ACPU:符号+16ビットバイナリ(±2047)	16ビット符号付バイナリ (通常分解能モード:-4096~4095、高分解能モード:-12288~12287、-16384~16383)							
入出力特性	アナログ入力		アナログ入力	通常分解能モード		高分解能モード					
			デジタル出力	アナログ入力レンジ	デジタル出力値	最大分解能	デジタル出力値	最大分解能			
	+10V		+2000	電圧	0~4000	2.5mV	0~16000	0.625mV			
	+5V または +20mA		+1000			1.25mV			0~12000	0.416mV	
	0V または +4mA		±0			1.0mV					
-5V または -12mA		-1000	2.5mV			-16000~16000	0.625mV				
-10V		-2000	ユーザレンジ設定			0.375mV	-12000~12000	0.333mV			
最大分解能			電圧 5mV(1/2000) 電流 20μA(1/1000)	電流	0~4000	5μA	0~12000	1.66μA			
					4~20mA	4μA		1.33μA			
					ユーザレンジ設定	1.37μA	-12000~12000	1.33μA			
総合精度	±1.0%		アナログ入力レンジ	通常分解能モード			高分解能モード				
				周囲温度0~55℃		周囲温度 25±5℃	周囲温度0~55℃		周囲温度 25±5℃		
				温度ドリフト 補正あり	温度ドリフト 補正なし		温度ドリフト 補正あり	温度ドリフト 補正なし			
				電圧	0~10V	±0.3% (±12digit)	±0.4% (±16digit)	±0.1% (±4digit)	±0.3% (±48digit)	±0.4% (±64digit)	±0.1% (±16digit)
					-10~10V				±0.3% (±36digit)	±0.4% (±48digit)	±0.1% (±12digit)
					0~5V						
				1~5V							
ユーザレンジ設定											
電流	0~20mA										
	4~20mA										
	ユーザレンジ設定										
最大変換速度			2.5ms/チャンネル	80μs/チャンネル(温度ドリフト補正ありのとき、使用チャンネル数にかかわらず160μs加算)							
絶対最大 入力	電圧		±15V	±15V							
	電流		±30mA	±30mA							
アナログ入力点数			8チャンネル/ユニット	8チャンネル/ユニット							
絶縁方式	入力端子とシーケンサ電源間		フォトカプラ絶縁	フォトカプラ絶縁							
	チャンネル間		非絶縁	非絶縁							
占有点数			32点	16点							
接続端子台			38点端子台	18点端子台							
消費電流			ハードウェアバージョンK以降:0.39A ハードウェアバージョンJ以前:0.9A	0.64A							

●プログラム上の注意

- (1) A68AD/A68AD-S2とQ68ADV/Q68ADIでは、入出力信号(X、Y)およびバッファメモリの割付けが異なりますので、シーケンスプログラムの変更が必要です。
- (2) A68AD、A68AD-S2に対してQ68ADV/Q68ADIは変換速度が速くなっています。このため、A68AD、A68AD-S2では取込まなかったノイズをQ68ADV/Q68ADIではアナログ信号として取込む可能性があります。このような場合は、平均処理機能を使用しノイズの影響を除去してください。